

Güvenli Bir akıllı kartta bulunması gereken güvenlik önlemleri

Anomali sensörleri

Akıllı kartlarda anormal durumları sezmek için çok sayıda donanımsal anomali sensörü yer almaktadır. Bu sensörler karta uygulanan gerilim, saat işareti, sıcaklık, ışık gibi etmenlerin tanımlı alt ve üst limitlerin dışında olduğu anormal bir durum sezdiğinde, kart yongası bu durum ortadan kalkana kadar çalışmasını keserek kendini güvenli duruma alır (reset durumu). Bu sensörler sayesinde UV ışığı kullanarak EEPROM'un silinmesi, saat işaretinin kesilmesi gibi saldırılara karşı koruma sağlanmış olur.

Akıllı kart yongasının güvenlik önlemleri

Akıllı kart yongalarında yonganın yüzeyinin kazılarak analiz edilmesini önlemek için değişik yöntemler uygulanmaktadır. İlk olarak önemli bloklar yongaya rasgele yerleştirilirler. Bir başka yöntemde mikroişlemcinin lazerle kesilmesi saldırısına karşı yonganın üzerine ikinci bir metal tabaka konarak yonganın özelliklerinin ortaya çıkması engellenir. Güçlü akıllı kart yongalarında, yonga yüzeyinden değerli verileri okumayı engellemek için etkin kalkan (active shield) olarak adlandırılan bir mekanizma kullanılmaktadır. Bu mekanizmada yonga yüzeyinde gelişigüzel dizilmiş ve rasgele sayı üreticinden elde edilen verilerle beslenen çok ince veri yolları bulunmaktadır. Etkin kalkan mekanizması bu veri yollarındaki değişken verilerin doğruluğunun denetlenmesi prensibine göre çalışmaktadır. Eğer bu yüzey aşındırılacak olursa veri yollarındaki veriler hatalı olacağından yonga kendisini güvenli konuma sokar.

Akıllı kart işletim sisteminin güvenlik önlemleri

- Algoritmaların işlem süreleri sabitlenerek yan kanal analizleri ve zamanlama analizleri ile gizli bilginin açığa çıkarılması önlenir. Eğer herhangi bir işlemin gerçekleşme süresi gizli bilginin içeriğine bağlı olarak değişiyorsa, bu bilgi güç analizi ile ortaya çıkabilir. Bu nedenle giriş değerleri ne olursa olsun işlem süreleri sabit tutulmalıdır. Bunun için gerekiyorsa algoritmanın değişik noktalarına rasgele gecikmeler eklenir.
- Güvenlik açısından önemli olan verilere (anahtarlar, PIN, PUK, vs) toplama sınaması konularak verinin bütünlüğü denetlenir. Herhangi bir nedenle bütünlük bozulduğunda kart kendini korumaya alır.

- Algoritmelerde gereklenen iřlemlerin iřleyiř sırası deęiřtirilerek algoritmanın ne yaptığının saptanması gleřtirilir.
- Algoritmelerde gerekleřtirilen karřılařtırma iřlemleri gibi kritik iřlemlere ift kontrol konulup sonular karřılařtırılarak hata enjeksiyonunun nne geilebilir.
- Gvenlik aısından nemli verilerin birden fazla kopyası birden fazla formda tutularak (verinin ss, vs) verinin deęiřtirilmesi durumu sezilebilir.
- Yan kanal analizlerinde yanlıř PIN girilmesi sonucu PIN hata sayacının azaltılma iřlemi tespit edilip o sırada g kesilerek hata sayacının azaltılması engellenebilmektedir. PIN doęrulaması yapılırken PIN'in doęruluęuna bakılmadan saya azaltılıp PIN doęru girilirse eski deęerine ekilerek bu saldırı nlenebilir